

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2001年1月4日 (04.01.2001)

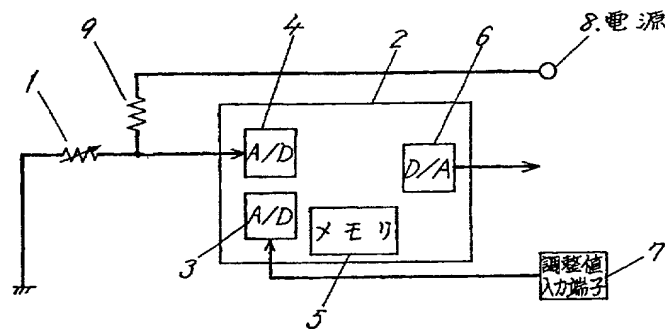
PCT

(10) 国際公開番号
WO 01/01095 A1

- (51) 国際特許分類⁷: G01L 1/20, 25/00 阪府門真市幸福町25-21-303 Osaka (JP). 西本 進 (NISHIMOTO, Susumu) [JP/JP]; 〒632-0097 奈良県天理市中町314番地 Nara (JP). 栗原功光 (KURIHARA, Norimitsu) [JP/JP]; 〒351-0104 埼玉県和光市南1-10-63 Saitama (JP).
- (21) 国際出願番号: PCT/JP00/04234
- (22) 国際出願日: 2000年6月28日 (28.06.2000)
- (25) 国際出願の言語: 日本語 (74) 代理人: 弁理士 岩橋文雄, 外(IWAHASHI, Fumio et al.); 〒571-8501 大阪府門真市大字門真1006番地 松下電器産業株式会社内 Osaka (JP).
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願平11/182854 1999年6月29日 (29.06.1999) JP (81) 指定国 (国内): US.
- (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府門真市大字門真1006番地 Osaka (JP). (84) 指定国 (広域): ヨーロッパ特許 (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE).
- 添付公開書類:
— 国際調査報告書
- (72) 発明者; および
(75) 発明者/出願人 (米国についてののみ): 笹之内清孝 (SASANOUCI, Kiyotaka) [JP/JP]; 〒571-0066 大
- 2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

(54) Title: PRESSURE-SENSITIVE TRANSDUCER

(54) 発明の名称: 感圧変換装置



5...MEMORY
8...POWER SOURCE
7...ADJUSTMENT VALUE INPUT TERMINAL

(57) Abstract: A pressure-sensitive transducer provided with a circuit for reducing the output offset and offset drift of a pressure-sensitive resistor and a circuit for reducing the variation of the resistance value of the pressure-sensitive resistor and the variation of the output caused by the variation of change characteristics of the resistance value. The transducer comprises a pressure-sensitive resistor (1), a control means (2) which is an electric circuit means adapted to measure an electrical characteristic of the pressure-sensitive resistor, connected to the pressure-sensitive resistor, including A/D converters (3,4), a D-A converter (6) and a memory (5), and adapted to correct the electrical characteristic changed by the variation in resistance value of the pressure-sensitive resistor and output the correction value from the D/A converter (6), a temperature sensor connected to an A/D input terminal of the control means, and an adjustment value input terminal (7) for inputting the error between the electrical characteristic of the pressure-sensitive resistor and the reference characteristic to an A/D input terminal of the control means. Thus the device is provided with a circuit for reducing the output offset and the offset drift of the pressure-sensitive resistor.

[続葉有]

WO 01/01095 A1